PATENT ABSTRACTS OF JAPAN

(11)Publication number:

06-252443

(43)Date of publication f application: 09.09.1994

(51)Int.CI.

H01L 33/00 H01L 21/205

(21)Application number: 05-063163

(71)Applicant:

DAIDO STEEL CO LTD

(22)Date of filing:

26.02.1993

(72)Inventor:

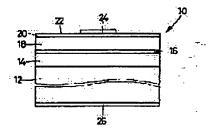
SONE TOSHINOR!

(54) ALGAAS SEMICONDUCTOR WAFER

(57)Abstract:

PURPOSE: To provide an AlGaAs semiconductor wafer which is small in light absorption and wherein an ohmic electrode of metal such as Al which is cheap and easily patterned can be used.

CONSTITUTION: An N-Al0.4Ga0.6As semiconductor first clad layer 14, a P-GaAs semiconductor active layer 16, a P-AlGaAs semiconductor second clad layer 18, and a P-GaAs0.6P0.4 semiconductor cap layer 20 are successively formed on an N-GaAs semiconductor substrate 12 for the formation of a semiconductor wafer 10. An upper electrode 24 of Al metal to be in ohmic contact with GaAs0.6 P0.4 semiconductor is mounted on an upside 22, and a lower electrode 26 of AuGe/Ni/Au to be in ohmic contact with GaAs semiconductor is mounted on the underside of the substrate 12 for the formation of a surface light emitting diode.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number_of appeal against examiner's decision of

r j ction]

[Date of requesting appeal against examiner's decision of

rejection]

[Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-252443

(43)公開日 平成6年(1994)9月9日

(51) Int.Cl.5

識別記号 庁内整理番号 FΙ

技術表示箇所

H01L 33/00 21/205 A 7376-4M

審査請求 未請求 請求項の数1 FD (全 5 頁)

(21)出願番号

特顧平5-63163

(22)出顯日

平成5年(1993)2月26日

(71)出廣人 000003713

大同特殊網株式会社

愛知県名古屋市中区第一丁目11番18号

(72)発明者 曽根 豪紀

愛知県東海市加木屋町南鹿持18 大同特殊

鋼知多寮

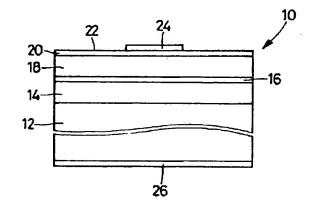
(74)代理人 弁理士 池田 治幸

(54) 【発明の名称】 A1GaAs半導体ウェハ

(57)【要約】

【目的】 A1など安価でパターン形成が容易な金属を オーミック電極として使用できるとともに光吸収が少な いAIGaAs半導体ウェハを提供する。

【構成】 半導体ウェハ10は、n-GaAs半導体か ら成る基板12上に、n-Alo.4 Gao.6 As半導体 から成る第1クラッド層14, p-GaAs半導体から 成る活性層16, p-Alo.4 Gao.4 As半導体から 成る第2クラッド層18, p-GaAso.6 Po.4 半導 体から成るキャップ層20を順次積層したもので、上面 22には、GaAso. 6 Po. 4 半導体に対してオーミッ クコンタクトとなるAI系メタルが上部電極24として 取り付けられる一方、基板12の下面には、GaAs半 導体に対してオーミックコンタクトとなるAuGe/N 1/Auが下部電極26として取り付けられ、面発光型 発光ダイオードとして用いられる。



1

【特許請求の範囲】

【請求項1】 AlGaAs半導体と、該AlGaAs 半導体の上に設けられたキャップ層とを備え、該キャップ層の上に局部的にオーミック電極が取り付けられるA lGaAs半導体ウェハであって、

前記キャップ層がGaAsP半導体であることを特徴と するAlGaAs半導体ウェハ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は面発光型発光ダイオード 10 等に用いられる A I G a A s 半導体ウェハに係り、特に、オーミック電極の取付けが容易な半導体ウェハに関するものである。

[0002]

【従来の技術】AIGaAs 半導体と、そのAIGaA s半導体の上に設けられたキャップ層とを備え、そのキ ャップ層の上に局部的にオーミック電極が取り付けられ るAIGaAs半導体ウェハが、例えば面発光型発光ダ イオード等に広く用いられている。図3の半導体ウェハ 50はその一例で、n-GaAs半導体から成る基板1 20 2上に、MOCVD (有機金属化学気相成長) 法等のエ ピタキシャル成長技術により、n-Alo.4 Gao.6 A s 半導体から成る第1クラッド層14. p-GaAs半 導体から成る活性層16,p-Alo.4 Gao.6 As半 導体から成る第2クラッド層18,p-GaAs半導体 から成るキャップ層52を順次積層したものであり、第 1クラッド層14、活性層16、および第2クラッド層 18によってダブルヘテロ構造が構成されている。 A1 GaAs半導体は酸化し易いため、これを防止するため に、AlGaAs半導体と格子定数が近いGaAs半導 30 体がキャップ層52として設けられているのである。

【0003】そして、かかる半導体ウェハ50の上面54には、例えばX字形状を成すように上部電極56が取り付けられる一方、基板12の下面には、その全面に下部電極26が取り付けられ、それ等の間に順方向、すなわち電極56から電極26に向って動作電液が流されることにより、活性層16内において光が発生させられ、その光が上面54の電極56以外の部分から外部に放射される。これ等の電極56,26は、GaAs半導体に対してオーミックコンタクトとなるAu系メタルが用いられ、上部電極56としては例えばAu2n、下部電極26としてはAuGe/Ni/Auなどが用いられる。

【0004】また、図5の半導体ウェハ60は、n-G aAs半導体から成るキャップ層62を第2クラッド層18上に積層したものである。かかる半導体ウェハ60は、上面64のうち上部電極の取付け位置と略同じ位置にSi,N、保護膜66をプラズマCVD法等により設け、その保護膜66以外の部分からZnを拡散することにより、キャップ層62を構成しているn-GaAs半導体のうち上部電極の直下部分以外の部分をp型に反転

させ、保護膜66の上から上部電極68としてAu系メタルが取り付けられる。この場合には、上部電極68の直下部分ではn型のキャップ層62とp型の第2クラッド層18との間で電流の向きが逆パイアスとなるため、動作電流はp型に反転された部分を主として流れるようになる。このため、上部電極68の直下部分以外の部分で光が発せられるようになり、上部電極68で遮光される光が少なくなって高い光取出し効率が得られるようになる。図5の斜線部分はZnの拡散領域を表している。なお、保護膜66を除去して上部電極68を取り付ける

[0005]

ことも可能である。

【発明が解決しようとする課題】ところで、前記図3のように半導体ウェハの上面に局部的にAu系メタルを取り付ける場合、蒸着或いはスパッタにより半導体ウェハの全面にAu系メタルを形成した後、フォトリソグラフィ技術により所定部分をマスクし、不要な部分をエッチングにより除去しているのが普通であるが、エッチング液として毒性の高いシアン系溶液を用いる必要があるため、必ずしも好ましくなかった。エッチングの代わりに、図4に示すように電極取付け部以外の部分にレジスト58を設けるとともに、そのレジスト58を含む半導体ウェハ50上にAu系メタル56a、56bを設け、有機溶剤でレジスト58を溶かしてその上のAu系メタル56bを取り除くリフトオフ法もあるが、レジスト58の端面形状の制御や膜厚制御が難しい。

【0006】一方、図5のようにSi N 保護膜の上にAu系メタルを取り付ける場合には、保護膜とAu系メタルとの密着性が悪いため、保護膜の上にTiなどの金属を入れる必要があった。

【0007】この他、Au系メタルは高価であるため発 光ダイオード等のコストが高くなる、GaAs系半導体 の発光波長は880nm程度であるため、キャップ層と して用いられるGaAs半導体が光を吸収し、光出力が 低下するといった別の問題も含んでいた。

【0008】本発明は以上の事情を背景として為されたもので、その目的とするところは、A1など安価でパターン形成が容易な金属をオーミック電極として使用できるとともに光吸収が少ないA1GaAs半導体ウェハを提供することにある。

[0009]

【課題を解決するための手段】かかる目的を達成するために、本発明は、AIGaAs半導体と、そのAIGaAs半導体の上に設けられたキャップ層とを備え、そのキャップ層の上に局部的にオーミック電極が取り付けられるAIGaAs半導体ウェハであって、前記キャップ層がGaAsP半導体であることを特徴とする。

[0010]

により、キャップ層 6 2 を構成しているn-G a A s 半導体のうち上部電極の直下部分以外の部分をp型に反転 50 体ウェハにおいては、キャップ層がG a A s P 半導体に

3

て構成されているため、例えばAI等の安価な金属をオーミック電極として使用できるようになるとともに、AIは燐酸で簡単にエッチングできるためパターン形成が容易である。また、不純物を選択拡散するためにSi, N、保護膜を形成した場合、そのSi, N、保護膜とAIとの密着性は優れているため、Si, N、保護膜の上に直接AIのオーミック電極を取り付けることも可能である。

【0011】一方、GaAsP半導体はAlGaAs半導体に比較して酸化され難いため、AlGaAs半導体の酸化を防止するキャップ層として十分に機能する。また、Pの混晶比によって異なるが、GaAsP半導体の光吸収波長域はGaAs系半導体の発光波長域より短いため、キャップ層としてGaAs半導体を用いる場合に比較して光吸収が少なく、高い光出力が得られるようになる。

【0012】なお、GaAsP半導体はAlGaAs半 導体と格子定数が異なるため、格子不整合により結晶性 が悪くなる場合があるが、発光部分でないため不都合は ない。

[0013]

【実施例】以下、本発明の一実施例を図面に基づいて詳細に説明する。

【0014】図1は、本発明の一実施例であるAlGa As半導体ウェハ10に電極24,26を取り付けた状 態を示す構造図である。かかるAIGaAs半導体ウェ ハ10は、n-GaAs半導体から成る基板12上に、 MOCVD(有機金属化学気相成長)装置を用いてn-Ala.4 Gao.6 As 半導体から成る第1クラッド層1 4, p-GaAs半導体から成る活性層16, p-A1 o.4 Gao.6 As 半導体から成る第2クラッド層18, p-GaAso. a Po. a 半導体から成るキャップ層20 を順次積層したものであり、第1クラッド層14. 活性 層16, および第2クラッド層18によってダブルヘテ 口構造が構成されている。かかるAIGaAs半導体ウ ェハ10は面発光型発光ダイオードに利用されるもの で、上面22には例えばX字形状を成すように上部電極 24が取り付けられる一方、基板12の下面には、その 全面に下部電極26が取り付けられ、それ等の間に順方 向、すなわち電極24から電極26に向って動作電流が 40 流されることにより、活性層16内において光が発生さ せられ、その光が上面22の電板24以外の部分から外 部に放射される。なお、上記各半導体層の膜厚は適宜定 められ、図1は必ずしも正確な膜厚割合で示したもので はない。他の凶も同様である。

【0015】上記上部電極24としては、GaAso.o Po.c 半導体に対してオーミックコンタクトとなるAl 系メタルが用いられ、蒸着等によりAlGaAs半導体 ウェハ10の上面22全面にAl系メタルを形成した 後、フォトリソグラフィ技術により所定部分をマスク し、不要な部分をエッチングで除去することにより、所 定パターンの上部電板24が形成されている。また、下 部電板26としては、GaAs半導体に対してオーミッ クコンタクトとなるAuGe/Ni/Auが用いられて いる。

【0016】ここで、A1系メタルは燐酸によって簡単にエッチングできるため、Au系メタルのようにシアン系溶液を用いてエッチングする場合に比較して、上部電極24のパターン形成作業が容易となる。また、A1系メタルはAu系メタルに比較して安価であるため、面発光型発光ダイオードのコストが低減される。

【0017】一方、GaAso。 Po. 4 半導体はA1 4 Gao 6 As半導体に比較して酸化され難いため、A1o. Gao 6 As半導体から成る第2クラッド層1 8の酸化を防止するキャップ層20として十分に機能する。また、GaAso 6 Po. 4 半導体の光吸収波長域は660nm程度で、GaAs系発光ダイオードの発光波長域である880nm程度より十分に短いため、キャップ層20としてGaAs半導体を用いる場合に比較して20 光吸収が少なく、高い光出力が得られる。

【0018】なお、GaAso.6 Po.4 半導体はAlo.4 Gao.6 As半導体よりも格子定数が小さいため、キャップ層20は格子不整合により結晶性が悪くなる場合があるが、発光部分でないため不都合はない。また、MOCVD装置でGaAso.6Po.4 半導体を結晶成長させるためには、PH,ラインを追加して設けるだけで良く、大掛かりな設備変更が不要で比較的簡単に実施できる。

【0019】次に、本発明の他の実施例を説明する。図 2のA1GaAs半導体ウェハ30は、前記キャップ層 20の代わりに、n型のGaAso.6 Po.4 半導体から 成るキャップ層32を第2クラッド層18上に積層した ものである。かかるAIGaAs半導体ウェハ30は、 上面34のうち上部電極の取付け位置と略同じ位置にS i₁ N₄ 保護膜36をプラズマCVD法等により設け、 その保護膜36以外の部分から2nを拡散することによ り、キャップ層32を構成しているn-GaAso.。P 0.4 半導体のうち上部電極の直下部分以外の部分をp型 に反転させ、保護膜36の上から上部電極38としてA 1 系メタルが取り付けられる。この場合には、上部電極 38の直下部分ではn型のキャップ層32とp型の第2 クラッド層18との間で電流の向きが逆パイアスとなる ため、動作電流はp型に反転された部分を主として流れ るようになる。このため、上部電極38の直下部分以外 の部分で光が発せられるようになり、上部電極38で遮 光される光が少なくなって高い光取出し効率が得られる ようになる。図2の斜線部分はZnの拡散領域を表して

【0020】ここで、上部電極38を構成しているA1 50 系メタルはSi: N: 保護膜36に対して優れた密着性 5

が得られるため、T1等の金属を介在させることなく、保護膜36上に直接A1系の上部電極38を取り付けることができる。上部電極38はオーミック電極に相当する。なお、Znの拡散後に保護膜36を除去してキャップ層32上に直接上部電極38を取り付けることも可能である。

【0021】以上、本発明の実施例を図面に基づいて詳細に説明したが、本発明は他の態様で実施することもできる。

【0022】例えば、前記実施例ではGaAs/AlG 10 aAsダブルヘテロ構造の半導体ウェハ10,30について説明したが、単なるpn接合から成るAlGaAs半導体ウェハ、半導体レーザや太陽電池に用いられるAlGaAs半導体ウェハなど、少なくともAlGaAs半導体の上にキャップ層を有する種々の半導体ウェハに本発明は適用され得るのであり、基板12の半導体材料についても適宜変更され得る。

【0023】また、キャップ層20,32を構成しているGaAsP半導体のAsとPとの組成比率や、第1クラッド層14,第2クラッド層18を構成しているAlGaAs半導体のAlとGaとの組成比率は適宜変更され得る。

【0024】また、前記実施例では上部電極24,38 としてA1系メタルを用いた場合について説明したが、 GaAsPとオーミックコンタクトとなる他の金属材料 を用いることもできる。

【0025】また、前記実施例では上部電極24.38 から下部電極26に向かって動作電流が流れるようになっていたが、下部電極26から上部電極24,38に向かって動作電流が流れる面発光型発光ダイオードの半導30 体ウェハにも本発明は適用され得る。

【0026】また、前記第2実施例ではSi; N、保護膜36を局部的に設けて2nを選択拡散する場合について説明したが、必要に応じて他の不純物を選択拡散した

り、イオン注入したりすることもできる。Si: N、以外の保護膜を設けて拡散等を行うこともできるし、その保護膜を除去してキャップ層の上に直接上部電極を取り付けることも可能である。

【0027】また、基板12上に格子不整合を緩和するためのパッファ層を設けたり、基板12個へ進行した光を反射する半導体多層膜反射鏡等を設けたりすることもできる。

【0028】また、前記実施例では有機金属化学気相成 長法を用いて半導体ウェハを製作する場合について説明 したが、分子線エピタキシー法、気相エピタキシー法、 液相エピタキシー法などの他のエピタキシャル成長技術 を用いることもできる。

【0029】その他一々例示はしないが、本発明は当業者の知識に基づいて種々の変更、改良を加えた態様で実施することができる。

【図面の簡単な説明】

【図1】本発明の一実施例である面発光型発光ダイオード用のA1GaAs半導体ウェハに電極が取り付けられた状態を示す構造図である。

【図2】本発明の他の実施例に電極が取り付けられた状態を示す構造図である。

【図3】従来のAIGaAs半導体ウェハに電極が取り付けられた状態を示す構造図である。

【図4】図3の半導体ウェハにリフトオフ法でAu系電極を取り付ける方法を説明する図である。

【図5】従来のAIGaAs半導体ウェハに電極が取り付けられた別の例を示す構造図である。

【符号の説明】

10,30:AlGaAs半導体ウェハ

18:第2クラッド層 (AlGaAs 半導体)

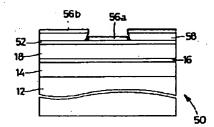
20, 32:キャップ層 (GaAsP半導体)

24,38:上部電極(オーミック電極)

[図1] [図2] [図3]

[図2] [図3]

[図4]



[図5]

